PATENT ABSTRACTS OF JAPAN

(11)Publication number:

09-172595

(43)Date of publication of application: 30.06.1997

(51)Int.Cl.

H04N 5/765 G11B 27/034 H04N 5/93

(21)Application number: 07-332296

(71)Applicant:

SONY CORP

(22)Date of filing:

20.12.1995

(72)Inventor:

KOJIMA YUICHI

ГТО ТОКИІСНІ

FUJITA HIROYUKI

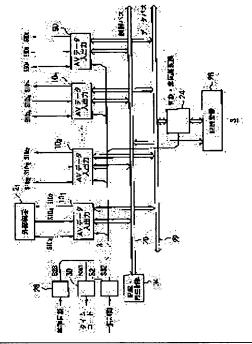
(54) AUDIO VIDEO DATA RECORDING AND REPRODUCING DEVICE AND ITS SYSTEM

(57)Abstract:

PROBLEM TO BE SOLVED: To easily revise a scale and a function of a

broadcast system.

SOLUTION: AV data input output control circuits 101, 50 are connected via a data bus 22 to a synchronization asynchronization conversion circuit 24 and via a control bus 20 to a recording reproducing control circuit 34 and a storage device 26. The AV data input output control circuit 101 inputs/outputs audio video data at a usual data rate and the AV data input output control circuit 50 inputs/outputs audio video data at a higher data rate. To a data recording and reproducing device 3, audio video data are transferred asynchronously or synchronously with a reference synchronizing signal S28 or the like via the data bus 22 and the audio video data received externally are stored in the storage device 26 and the audio video data recorded in the storage device 26 are reproduced and supplied externally.



LEGAL STATUS

[Date of request for examination]

22.10.2002

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

3704771

[Date of registration]

05.08.2005

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of

rejection]

[Date of extinction of right]



(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平9-172595

(43) 公開日 平成9年(1997) 6月30日

| (51) Int.Cl. ⁶ | 識別記号 | 庁内整理番号 | FΙ | | | 技術表示質 | 畜所 |
|---------------------------|----------------|-----------------|---------------|-------------------|--------|------------|----|
| HO4N 5/76 | 5 | | H04N | 5/91 | L | | |
| G11B 27/03 | 1 | | ! | 5/93 | E | | |
| H O 4 N 5/93 | | | G 1 1 B 27/02 | | K | K | |
| | | | 審査請求 | 未請求請求 | 求項の数 6 | OL (全 19] | 頁) |
| (21) 出願番号 | 特願平7-332296 | | (71)出願人 | 000002185 | 会社 | | |
| (22)出願日 | 平成7年(1995)12月2 | 成7年(1995)12月20日 | | 東京都品川区 | 区北品川6丁 | 目7番35号 | |
| | | | (72)発明者 | 小島 雄一 | | | |
| | | | | 東京都品川区北品川6丁目7番35号 | | | |

(72)発明者 伊藤 徳一 東京都品川区北。

東京都品川区北品川6丁目7番35号 ソニ

一株式会社内

一株式会社内

(72)発明者 藤田 裕之

東京都品川区北品川6丁目7番35号 ソニ

一株式会社内

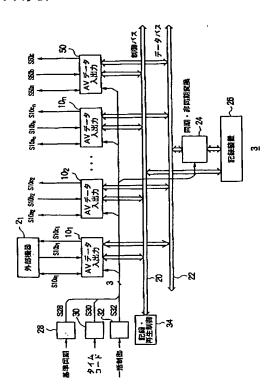
(74)代理人 弁理士 佐藤 隆久

(54) 【発明の名称】 音声・映像データ記録・再生装置およびそのシステム

(57)【要約】

【課題】放送システムの規模および機能を容易に変更可能にする。

【解決手段】A V データ入出力制御回路 1 0 1 , 50 は、データバス 2 2 を介して同期・非同期変換回路 2 4 と、制御バス 2 0 を介して記録・再生制御回路 3 4 および記憶装置 2 6 と接続される。A V データ入出力制御回路 1 0 1 は、通常のデータレートの音声・映像データを入出力し、A V データ入出力制御回路 5 0 は、データレートが通常より高い音声・映像データを入出力する。データ記録・再生装置 3 においては、非同期に、または、基準同期信号 S 2 8 等に同期して音声・映像データがデータバス 2 2 を介して転送され、外部から入力された音声・映像データが記憶装置 2 6 に記録され、また、記憶装置 2 6 に記録された音声・映像データが再生されて外部に供給される。



【特許請求の範囲】

【請求項1】音声・映像データを記録・再生する記録・ 再生手段と、

外部から制御入力信号を受け入れ、受け入れた前記制御 入力信号に応じて前記記録・再生手段との間で第1のデ ータレートの前記音声・映像データを入出力する第1の 入出力制御手段と、

制御入力信号を受け入れ、受け入れた前記制御入力信号 に応じて前記記録・再生手段との間で第1のデータレー トより高い第2のデータレートの前記音声・映像データ を入出力する第2の入出力制御手段と、

少なくとも前記第1の入出力制御手段および前記第2の 入出力制御手段と所定の制御信号を送受信し、前記第1 の入出力制御手段および前記第2の入出力制御手段を制 御する記録・再生制御手段とを有する音声・映像データ 記録・再生装置。

【請求項2】前記記録・再生制御手段は、

外部から入力される入力音声・映像データの前記記録・ 再生手段への記録を要求する記録要求信号の通知を前記 第1の入出力制御手段および前記第2の入出力制御手段 から受けて、前記入力音声・映像データが記録される前 記記録・再生手段の記録領域を割り当てる記録領域割当 手段と

前記入力音声・映像データに割り当てた前記記録・再生 手段の記録領域を示す記録領域通知信号を前記第1の入 出力制御手段および前記第2の入出力制御手段に通知す る記録領域通知手段とを有し、

前記第1の入出力制御手段および前記第2の入出力制御 手段はそれぞれ、

外部からの前記記録要求信号を前記記録・再生制御手段 に通知する記録要求通知手段と、

前記記録領域通知信号を受けて前記記録・再生手段を制御し、受けた前記記録領域通知信号が示す前記記録・再生手段の記録領域に前記入力音声・映像データを記録させる記録制御手段とを有する請求項1に記載の音声・映像データ記録・再生装置。

【請求項3】前記記録・再生制御手段は、

前記記録・再生手段に記録された前記音声・映像データを再生し、外部へ出力することを要求する再生要求信号の通知を前記第1の入出力制御手段から受けて、再生が要求された前記音声・映像データが記録されている前記記録・再生手段の再生領域を検索する記録領域検索手段と、

検索の結果、見つかった前記記録・再生手段の再生領域 を示す再生領域通知信号を前記第1の入出力制御手段に 通知する再生領域通知手段とを有し、

前記第1の入出力制御手段および前記第2の入出力制御 手段はそれぞれ、

外部から前記再生要求信号を受け入れて前記記録・再生 制御手段に通知する記録再生通知手段と、 前記再生領域通知信号を前記記録・再生制御手段の前記 再生領域通知手段から受けて前記記録・再生手段を制御 し、受けた前記再生領域通知信号が示す前記記録・再生 手段の再生領域から前記入力音声・映像データを再生さ せ、外部に出力する再生制御手段と、

再生が要求された前記音声・映像データの終了を示す音声・映像データ終了信号を前記記録・再生手段から受け入れて外部に対して通知する終了通知手段とを有し、前記記録・再生手段は、

再生させられた前記音声・映像データが終了した場合に、前記音声・映像データの終了を示す前記音声・映像データ終了信号を前記第1の入出力制御手段に通知する音声・映像データ終了通知手段を有する請求項2に記載の音声・映像データ記録・再生装置。

【請求項4】前記第1の入出力制御手段および前記第2の入出力制御手段と前記記録・再生手段とは、同一のデータバスを介して接続され、

前記第1の入出力制御手段および前記第2の入出力制御 手段と前記記録・再生手段とは、同一の前記制御バスを 介して接続される請求項2に記載の音声・映像データ記 録・再生装置。

【請求項5】前記記録・再生手段は、

第1のデータレートのベースバンドの音声・映像データ を記録・再生可能な記録媒体に対して音声・映像データ を記録・再生する請求項2に記載の音声・映像データ記 録・再生装置。

【請求項6】複数の音声・映像データ記録・再生装置を 有し、

前記音声・映像データ記録・再生装置は、

音声・映像データを記録・再生する記録・再生手段と、外部から制御入力信号を受け入れ、受け入れた前記制御入力信号に応じて前記記録・再生手段との間で第1のデータレートの前記音声・映像データを入出力する第1の入出力制御手段と、

制御入力信号を受け入れ、受け入れた前記制御入力信号 に応じて前記記録・再生手段との間で第1のデータレー トよりも高い第2のデータレートの前記音声・映像デー タを入出力する第2の入出力制御手段と、

少なくとも前記第1の入出力制御手段および前記第2の 入出力制御手段と所定の制御信号を送受信し、前記第1 の入出力制御手段および前記第2の入出力制御手段を制 御する記録・再生制御手段とを有し、

前記記録・再生制御手段は、

外部から入力される入力音声・映像データの前記記録・ 再生手段への記録を要求する記録要求信号の通知を前記 第1の入出力制御手段および前記第2の入出力制御手段 から受けて、前記入力音声・映像データが記録される前 記記録・再生手段の記録領域を割り当てる記録領域割当 手段と、

前記入力音声・映像データに割り当てた前記記録・再生

手段の記録領域を示す記録領域通知信号を前記第1の入出力制御手段および前記第2の入出力制御手段に通知する記録領域通知手段とを有し、

前記第1の入出力制御手段および前記第2の入出力制御 手段はそれぞれ、

外部からの前記記録要求信号を前記記録・再生制御手段 に通知する記録要求通知手段と、

前記記録領域通知信号を受けて前記記録・再生手段を制御し、受けた前記記録領域通知信号が示す前記記録・再生手段の記録領域に前記入力音声・映像データを記録させる記録制御手段とを有し、

前記複数の音声・映像データ記録・再生装置の第2の入出力制御手段の間を接続し、これらの音声・映像データ記録・再生装置の間で第2のデータレートの音声・映像データを送受信する音声・映像データ記録・再生システム。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、デジタル形式の音声・映像データを記録し、記録した音声・映像データを 再生する音声・映像データ記録・再生装置および音声・ 映像データ記録・再生システムに関する。

[0002]

【従来の技術および発明が解決しようとする課題】例えば、テレビジョン放送局において、ニュース番組等において放映される映像の制作制作は通常、まず、ビデオテープレコーダ(VTR装置)を内蔵したテレビカメラ等で放映される映像の元となる映像(素材映像)および音声をビデオテープに収録して個別に管理し、さらに、編集者が必要に応じて編集室のVTR装置を用いてビデオテープに収録された1つまたは複数の音声・映像データ(AVデータ)を再生し、再生した素材映像を組み合わせて実際に放送する映像を他のテープ上に記録することにより行われる。

【0003】しかしながら、素材映像の管理を、ビデオテープに記録されている状態で行うと、多数の素材映像の中から必要なものを選択するための作業効率が悪くなり、また、素材映像が収録されているテープの保管場所から編集室への運搬の必要もある。さらに、複数の編集者が素材映像を共用しずらい。このような問題は、特に、1つのニュース映像の制作に多数の素材映像を使用するような場合に顕著である。

【0004】また、テープ上に制作されたニュース映像は、一般に、番組送出用のVTR装置、あるいは、番組送出用のVTR装置を内蔵するカートマシンに人手により運搬され装填される。しかしながら、番組を送出する段階におけるニュース映像の管理あるいは送出順序の入替え等の操作も人手により行う必要があり、効率が悪く、人的ミスによる誤りも発生しうるため信頼性に欠ける。

【0005】このような問題を解決するために、素材映 像あるいは放送用映像の一元的な管理と運用、および、 素材映像の共用を可能にするコンピューティングシステ ムで用いられる、いわゆるサーバシステムが用いられ る。図12は、従来の音声・映像データ用のサーバシス テム8の構成例を示す図である。図12に示すように、 サーバシステム8は、コンピュータの基本構成要素であ るCPU401、ROM402、RAM403、高速バ ス404、デバイスインタフェース405 を介して接 続されるデータ記録・再生装置406m、入出力インタ フェース407m を介して接続される音声・映像データ 圧縮手段408n、および、音声・映像データ圧縮手段 408 に対応する音声・映像データ伸長手段409 n から基本的に構成される。さらに、サーバシステム8 が、上位の応用システムと別個のコンピュータ上に実現 されている場合は、LAN410とサーバシステム8と を接続するLAN用インタフェース411が設けられ

【0006】サーバシステム8が音声・映像データを記録する際には、音声・映像データ圧縮手段 408_n は、入力された音声・映像データ 840_n を圧縮し、圧縮音声・映像データ 841_n を生成し、入出力インタフェース 407_n を介して高速バス404に転送する。高速バス404に転送された圧縮音声・映像データは通常、データ流量制御等のために 8403へ一時的に蓄積(バッファリング)された後、再びバス404に転送され、デバイスインタフェース 405_m を介してデータ記録・再生装置 406_m に適宜、記録される。

【0007】また、サーバシステム8が音声・映像データを再生する際には、データ記録・再生装置 406_n に記録された圧縮音声・映像データは、再生された後、デバイスインタフェース 405_m を介して高速バス404に転送される。高速バス404に転送された圧縮音声・映像データは、記録の際と同様に、データ流量制御等のためにRAM403にバッファリングされ、再び、高速バス404に転送され、入出力インタフェース 407_m を経由して音声・映像データ伸長手段 409_m への入力データ $S42_m$ となる。

【0008】音声・映像データ伸長手段 409_n は、入力データ $S42_n$ から映像信号 $S43_n$ を復号してシステムから出力する。サーバシステム8が音声・映像データを記録および再生する際には、入出力インタフェース 407_n 、高速バス404およびデバイスインタフェース 405_m の動作は、いずれも応用システムからLAN410、LANH4ンタフェース411、高速バス404およびRAM403を介して伝達されてきた命令に基づいたCPU401により制御される。

【0009】なお、動作命令が応用システムではなく、映像信号の入出力側から供給される場合は、入出力インタフェース 407_n に、図4に破線で示すように接続さ

れる制御線 S 4 4_n が必要となる。この場合、制御線 S 4 4_n より供給される命令は、入出力インタフェース 4 0 7_n 、高速バス 4 0 4 および R A M 4 0 3 を介して C P U 4 0 1 に伝達され、C P U 4 0 1 は、入出力インタフェース 4 0 7_n 、高速バス 4 0 4 およびデバイスインタフェース 4 0 5_n の動作を制御線 S 4 4_n から供給された命令に基づいて制御する。

【0010】しかしながら、図12に示したサーバシステム8は、テレビジョン放送局において、高品質な音声・映像データを記録・再生するために必ずしも適していない。この理由を以下に説明する。第1に、テレビジョン放送局で使用される水準の高品質な音声・映像データをサーバシステム8が取り扱う場合、バスのデータ転送能力が不足してシステム規模あるいはシステムの拡張性が制約される。

【0011】つまり、現行のディジタル形式のテレビジョンの音声・映像データのデータレートは100Mbps以上であり、この音声・映像データを高能率符号化した符号化音声・映像データも、編集加工による劣化を考慮して、例えばCCIR勧告723に記載されているように、約30Mbps(4Mバイト/s)のデータレートとなる。

【0012】例えば、サーバシステム8において、8人の編集者が同時に2つの30Mbps(4MBps)の素材映像を用いて編集作業(いわゆるABロール編集)を行うことを実現しようとすると、上述のように音声・映像データをバッファリングする必要があることを考慮すると、高速バス404上には最大48本 [=3 (同時に2つの素材映像を再生し、1つの編集後の映像を記録する必要から)×2 (バッファリングのための往復)×8 (編集者数)〕の符号化音声・映像データが同時に転送されることになる。従って、高速バス404には、符号化音声・映像データ転送のためだけに、最低192MBpsの実効データ転送レートが求められる。

【0013】さらに、入出力インタフェース 407_n へ音声・映像データを転送する際に、瞬断があってはならないとしうテレビジョン放送局におけるサーバシステム 8 固有の制約があるので、高速バス404 および R A M 403 を制御する C P U 401 の処理能力も問題となる。加えて、高性能コンピュータにおけるバスの物理的転送速度は通常、100 M B p s 程度であり、図 12 に示したサーバシステム 8 の構成によると、高々 8 人程度の編集者が素材映像を共有する編集作業の実現は技術的に必ずしも容易ではない。

【0014】また、テレビジョン放送局において使用可能なサーバシステムを実現する場合、外部から供給される同期信号あるいはタイムスタンプにサーバシステムを従属同期させなければならない。通常、テレビジョン放送局の内の放送用器材の間では、音声・映像データ用の基準同期信号あるいはタイムコードに厳密に同期して音

声・映像データの伝送および送出が行われる。

【0015】従って、既存の放送用機器とサーバシステムとを接続するためには、サーバーシステムの音声・映像データの入力および出力(入出力)を基準同期信号等に同期して行うことが必要である。しかし、基本的に非同期で動作するコンピュータを用いて音声・映像データの転送を行うサーバシステム8において、基準同期信号あるいはタイムコードに同期した音声・映像データの入出力を行うことは必ずしも容易ではない。

【0016】つまり、図12に示した構成のサーバシステム8においては、音声・映像データの転送と交換(ルーティング)を非同期の高速バス404およびRAM403を用いて行うと、本来、基準同期信号等に同期して伝送される音声・映像データをサーバシステム8内部の非同期転送系を通過させた後に、再び外部の基準同期信号に同期させる同期/非同期変換処理が必要となるため、装置規模が大きくなり、製造コストも上昇する。

【0017】また、テレビジョン放送局で使用されるサーバシステム8においては、音声・映像データの転送および交換を、非同期の高速バス404およびRAM403を用いて行うことに起因するシステム遅延が発生し、この障害がテレビジョン放送局システムの運用に障害を与える。サーバシステム8のシステム遅延については、システム遅延時間の絶対量が問題となる他、他の放送機器との同期をとる上で、システム遅延時間が一定の値であるか否かが問題になる。

【0018】サーバシステム8のシステム遅延時間の絶対量は、例えば音声・映像データを再生する際に、デバイスインタフェース 405_m 、RAM403、入出力インタフェース 407_n の3ケ所でデータ流量制御等のためのバッファリングが必要となり、編集作業で求められる応答性能を満たすことは基本的に困難である。またシステム遅延時間が一定であるか否かの問題は、サーバシステム8のCPUおよびRAM等、システムの根幹となる構成部分が本質的に非同期で動作するので、経時的にシステム遅延時間が変化する可能性が高く、一定の値を保証することは容易ではない。

【0019】また例えば、テレビジョン放送局において、サーバシステム8への音声・映像データの記録と再生がサーバシステム8外部の制御装置により制御される場合に、制御処理に要する時間のために、外部の基準同期信号等と音声・映像データとの同期がとれなくなったり、システム遅延が生じたりする。サーバシステム8を外部の制御装置から制御するためには、例えば図12に破線で示すように、専用の制御線を入出力インタフェース407nに接続する必要がある。

【0020】しかしながら、図7に示したように専用の制御線を入出力インターフェース 407_n に接続した場合、制御命令は高速バス404を介してCPU401に伝達され、再び、高速バス404を介してデバイスイン

タフェース405 m と入出力インタフェース407 m と に伝達されるため、制御のための命令の伝達自体に遅延 時間が生じる。また仮に、制御に係る遅延時間が問題に ならないほど短くても、上述したサーバシステム8のシステム遅延の問題が残ってしまう。

【0021】また、テレビジョン放送局で用いられるサーバシステム8においては、音声・映像データの転送および交換が高速バス404およびRAM403を使用して行われるため、圧縮率を高め、高速バス404の転送能力等に適合させた符号化音声・映像データを転送する必要がある。従って、サーバシステム8においては、劣化がないベースバンドデジタル音声・映像データの転送や交換が困難であり、サーバシステム8に接続される全ての放送機器に対して高能率符号化した音声・映像データを供給せざるを得ない。

【0022】高能率符号化した音声・映像データを供給することは、ハードウエア資源の有効利用のためには優れた技術ある。しかし、高能率符号化した音声・映像データを伸長復号した後の音声・映像データの品質は必ず劣化する。このため、稀に、伸長復号後の音声・映像データの品質が、テレビジョン放送に用いることができないほどに劣化してしまう可能性がある。上述したように、図12に示したサーバシステム8にはいくつかの問題点があり、これらの問題の解決策を求めることが必要である。

【0023】本発明は上述した従来技術の問題点に鑑みてなされたものであり、テレビジョン放送局の放送システムにおいて、テレビジョン放送局それぞれの業務規模、あるいは、同一のテレビジョン放送局における放送システムを適用する業務の種類に対応して、音声・映像データ用サーバーシステムの規模および機能を変更することができ、機能および構成の変更が容易で拡張性が高く、低コストな音声・映像データ記録・再生装置および音声・映像データ記録・再生装置および音声・映像データ記録・再生システムを提供することを目的とする。

【0024】また、本発明は、通常、テレビジョン放送 局内の放送システムにおいて、音声・映像データが基準 同期信号あるいはタイムコードに厳密に同期して伝送お よび送出されること、および、既存の放送機器との接続 の容易性を考慮し、外部から入力される基準同期信号等 に従属同期して音声・映像データを取り扱うことができ る音声・映像データ記録・再生装置および音声・映像デ ータ記録・再生システムを提供することを目的とする。

【0025】また、本発明は、取り扱う音声・映像データにシステム遅延時間を生じる部分を極力、削減してシステム遅延時間を減らし、また、外部の制御装置に制御されて動作する場合に、外部の制御装置からの制御命令が処理実行部分に直接的に供給されるようにして、外部の制御装置からの制御に対して素早く対応できる音声・映像データ記録・再生装置および音声・映像データ記録

・再生システムを提供することを目的とする。

【0026】また、本発明は、放送システムにおいて、なるべく基準同期信号に同期して音声・映像データを転送および交換し、同期/非同期変換処理を要する部分を少なくすることができる音声・映像データ記録・再生装置および音声・映像データ記録・再生システムを提供することを目的とする。また、本発明は、ベースバンドディジタル音声・映像データの転送および交換を可能とする音声・映像データ記録・再生装置および音声・映像データ記録・再生装置システムを提供することを目的とする。

[0027]

【課題を解決するための手段】上記目的を達成するために本発明に係る音声・映像データ記録・再生装置は、音声・映像データを記録・再生する記録・再生手段と、外部から制御入力信号を受け入れ、受け入れた前記制御入力信号に応じて前記記録・再生手段との間で第1のデータレートの前記音声・映像データを入出力する第1の入出力制御手段と、制御入力信号を受け入れ、受け入れた前記制御入力信号に応じて前記記録・再生手段との間で第1のデータレートよりも高い第2のデータレートの前記音声・映像データを入出力する第2の入出力制御手段と、少なくとも前記第1の入出力制御手段および前記第2の入出力制御手段および前記第2の入出力制御手段および前記第2の入出力制御手段および前記第2の入出力制御手段および前記第2の入出力制御手段を制御する記録・再生制御手段とを有する。

【0028】好適には、前記記録・再生制御手段は、外 部から入力される入力音声・映像データの前記記録・再 生手段への記録を要求する記録要求信号の通知を前記第 1の入出力制御手段および前記第2の入出力制御手段か ら受けて、前記入力音声・映像データが記録される前記 記録・再生手段の記録領域を割り当てる記録領域割当手 段と、前記入力音声・映像データに割り当てた前記記録 再生手段の記録領域を示す記録領域通知信号を前記第 1の入出力制御手段および前記第2の入出力制御手段に 通知する記録領域通知手段とを有し、前記第1の入出力 制御手段および前記第2の入出力制御手段はそれぞれ、 外部からの前記記録要求信号を前記記録・再生制御手段 に通知する記録要求通知手段と、前記記録領域通知信号 を受けて前記記録・再生手段を制御し、受けた前記記録 領域通知信号が示す前記記録・再生手段の記録領域に前 記入力音声・映像データを記録させる記録制御手段とを 有する。

【0029】好適には、前記記録・再生制御手段は、前記記録・再生手段に記録された前記音声・映像データを再生し、外部へ出力することを要求する再生要求信号の通知を前記第1の入出力制御手段から受けて、再生が要求された前記音声・映像データが記録されている前記記録・再生手段の再生領域を検索する記録領域検索手段と、検索の結果、見つかった前記記録・再生手段の再生

領域を示す再生領域通知信号を前記第1の入出力制御手 段に通知する再生領域通知手段とを有し、前記第1の入 出力制御手段および前記第2の入出力制御手段はそれぞ れ、外部から前記再生要求信号を受け入れて前記記録・ 再生制御手段に通知する記録再生通知手段と、前記再生 領域通知信号を前記記録・再生制御手段の前記再生領域 通知手段から受けて前記記録・再生手段を制御し、受け た前記再生領域通知信号が示す前記記録・再生手段の再 生領域から前記入力音声・映像データを再生させ、外部 に出力する再生制御手段と、再生が要求された前記音声 ・映像データの終了を示す音声・映像データ終了信号を 前記記録・再生手段から受け入れて外部に対して通知す る終了通知手段とを有し、前記記録・再生手段は、再生 させられた前記音声・映像データが終了した場合に、前 記音声・映像データの終了を示す前記音声・映像データ 終了信号を前記第1の入出力制御手段に通知する音声・ 映像データ終了通知手段を有する。

【0030】好適には、前記第1の入出力制御手段および前記第2の入出力制御手段と前記記録・再生手段とは、同一のデータバスを介して接続され、前記第1の入出力制御手段および前記第2の入出力制御手段と前記記録・再生手段とは、同一の前記制御バスを介して接続される。好適には、前記記録・再生手段は、第1のデータレートのベースバンドの音声・映像データを記録・再生可能な記録媒体に対して音声・映像データを記録・再生する。

【0031】本発明に係る音声・映像データ記録・再生装置において、記録・再生手段は、音声・映像データを、ハードディスク、光磁気ディスク、半導体メモリあるいはVTRテープ等の所定の記録媒体に記録する。第1の入出力制御手段は、例えばVTR装置によりVTRテープを通常の速度(1倍速)で再生して得られる通常のデータレートの(第1のデータレート;実時間的な)音声・映像データの入出力に用いられる。第1の入出力手段には、例えば編集装置等の本発明に係る音声・映像データ記録・再生装置を制御する制御装置が接続されており、入出力制御装置それぞれは制御入力信号を受け入れる。

【0032】受け入れた制御入力信号が、例えば、記録・再生手段に音声・映像データを記録させることを要求する旨の記録要求信号である場合、この信号を受け入れた入出力制御手段は、記録要求信号を制御用のバスを介して記録・再生制御手段に通知する。記録要求信号の通知を受けた記録・再生制御手段は、記録のために入力される入力音声・映像データに対して、記録・再生手段の記録領域を割り当て、割り当てた記憶領域を示す記録領域通知信号を入出力制御手段に返す。入出力制御手段は、記録・再生手段を制御し、データバスを介して入力音声・映像データを転送し、通知された記録領域に記録させる。

【0033】受け入れた制御入力信号が、例えば、記録・再生手段に記録されている音声・映像データを再生し、外部に出力させることを要求する旨の再生要求信号である場合、この信号を受け入れた入出力制御手段は、再生要求信号を記録・再生制御手段に制御用バスを介して通知する。再生要求信号の通知を受けた記録・再生制御手段は、再生が要求された音声・映像データが記録されている記録・再生手段の記録領域を検索し、探し出した記録領域を示す再生領域通知信号を制御用バスを介して入出力制御手段に返す。

【0034】第2の入出力制御手段は、例えば、VTR 装置によりVTRテープを、再生時間を1/2あるいは 1/3に短縮して再生して得られる高速データレートの (第2のデータレートの;非実時間的な)音声・映像データの入出力に用いられ、例えば高速伝送装置等が接続され、第1の入出力手段と同様の処理を行う。入出力制御手段は、制御用バスを介して記録・再生手段を制御し、再生領域通知信号が示す記録領域から再生を要かれた音声・映像データを再生させる。記録・再生手段が、再生が要求された音声・映像データの再生を終了すると、制御用バスを介して再生処理の完了(再生が要求された音声・映像データの終了)を示す音声・映像データ終了通知信号を入出力制御手段に返し、入出力制御手段は、さらに、その旨を外部に接続された制御装置に通知する。

【0035】また、本発明に係る音声・映像データ記録 ・再生システムは、複数の音声・映像データ記録・再生 装置を有し、前記音声・映像データ記録・再生装置は、 音声・映像データを記録・再生する記録・再生手段と、 外部から制御入力信号を受け入れ、受け入れた前記制御 入力信号に応じて前記記録・再生手段との間で第1のデ ータレートの前記音声・映像データを入出力する第1の 入出力制御手段と、制御入力信号を受け入れ、受け入れ た前記制御入力信号に応じて前記記録・再生手段との間 で第1のデータレートよりも高い第2のデータレートの 前記音声・映像データを入出力する第2の入出力制御手 段と、少なくとも前記第1の入出力制御手段および前記 第2の入出力制御手段と所定の制御信号を送受信し、前 記第1の入出力制御手段および前記第2の入出力制御手 段を制御する記録・再生制御手段とを有し、前記記録・ 再生制御手段は、外部から入力される入力音声・映像デ ータの前記記録・再生手段への記録を要求する記録要求 信号の通知を前記第1の入出力制御手段および前記第2 の入出力制御手段から受けて、前記入力音声・映像デー タが記録される前記記録・再生手段の記録領域を割り当 てる記録領域割当手段と、前記入力音声・映像データに 割り当てた前記記録・再生手段の記録領域を示す記録領 域通知信号を前記第1の入出力制御手段および前記第2 の入出力制御手段に通知する記録領域通知手段とを有 し、前記第1の入出力制御手段および前記第2の入出力

制御手段はそれぞれ、外部からの前記記録要求信号を前記記録・再生制御手段に通知する記録要求通知手段と、前記記録領域通知信号を受けて前記記録・再生手段を制御し、受けた前記記録領域通知信号が示す前記記録・再生手段の記録領域に前記入力音声・映像データを記録させる記録制御手段とを有し、前記複数の音声・映像データ記録・再生装置の第2の入出力制御手段の間を接続し、これらの音声・映像データ記録・再生装置の間で第2のデータレートの音声・映像データを送受信する。

[0036]

【発明の実施の形態】

第1実施形態

以下、本発明の第1の実施の形態を説明する。図1は、 第1の実施形態における本発明に係るデータ記録・再生 装置1の構成を示す図である。

【0038】データ記録・再生装置1において、AVデータ入出力制御回路 $10_1 \sim 10_n$ および同期・非同期変換回路24はデータバス22を介して相互に接続され、記録・再生制御回路34、AVデータ入出力制御回路 $10_1 \sim 10_n$ および記憶装置26は、制御バス20を介して相互に接続されている。

【0039】また、AVデータ入出力制御回路 10_1 には外部、例えば編集装置等の外部機器2(上位システム)から必要に応じて、同期信号 IF 回路28 を介して基準同期信号 S28 が入力され、TCIF 回路 30 を介して音声・映像データの時刻を示し、同期確立のために用いられるタイムコード S30 が入力され、多重化 IF 回路 32 を介して AV データ入出力制御回路 10_1 ~ 10_n の動作を一括して制御する一括制御信号 S32 が入力される。

【0040】また、データ記録・再生装置1においては、外部から入力される基準同期信号およびタイムコード等に同期したデータバス22上の音声・映像データの転送が可能であり、また、AVデータ入出力制御回路 $10_1\sim 10_n$ を介して編集装置等の上位応用システムを接続して、複数の音声・映像データに対する一括した入出力制御が可能になっている。

【0041】これらの構成部分によりデータ記録・再生装置1は、例えば、VTR装置から1倍速(通常の速度)で音声・映像データを再生して得られる実時間的な音声・映像データに係る入出力制御と記録再生制御の負荷を分散し、多チャンネルの音声・映像データを同時に

入出力し、記録・再生する。

【0042】図2は、第1のAVデータ入出力回路10 $_{i}$ ($_{i}$ は整数; $_{1} \le i \le n$ 、以下同じ)の構成を示す図である。外部機器2および記憶装置26との間で非圧縮音声・映像データを入出力する場合には、図2に示すように、マイクロプロセッサ(CPU)102、メモリ回路(MEM)112およびデータバスインターフェース回路(データバスIF)114から構成される第1のAVデータ入出力制御回路10 $_{i}$ が用いられる。

【0043】AVデータ入出力制御回路10, において、マイクロプロセッサ102は、例えばプログラムを記憶したROMを内蔵したワンチップマイクロプロセッサ等から構成される。また、マイクロプロセッサ102は、外部機器2との間で制御信号S10a,を送受信し、記録・再生制御回路34との間で制御バス20を介して制御信号を送受信する。

【0044】また、マイクロプロセッサ102は、記録・再生制御回路34から入力される制御信号と、外部機器2から入力される制御信号S10aiと、必要に応じて基準同期信号S28、TCIF回路30および多重化IF回路32それぞれを介して入力される基準同期信号S28、タイムコードS30および一括制御信号S32とに基づいて、メモリ回路112およびデータバスIF114の動作を制御し、外部機器2および記憶装置26の間の音声・映像データの入出力を制御する。

【0045】データバス IF114は、マイクロプロセッサ102の制御に従って、記憶装置 26 との間でデータバス 22 を介して音声・映像データを入出力する。つまり、メモリ回路 112 にバッファリングされている音声・映像データを記憶装置 26 (同期・非同期変換回路 24) に対して出力し、記憶装置 26 から入力された音声・映像データをメモリ回路 112 に対して出力する。【0046】メモリ回路 112 は、マイクロプロセッサ 102 の制御に従って、外部機器 2 から入力される音・映像データ 102 の制御に従って、外部機器 112 が、ス 114 を介して記憶装置 112 に対して出力する。また、メモリ回路 112 は、データバス 114 を介して記憶装置 112 に対して出力する。また、メモリ回路 112 は、データバス 114 を介して記憶装置 112 に対して出力する。また、メモリ回路 112 は、データバス 114 を介して記憶装置 112 に対して出力する。また、メモリ回路 112 に対して出力する。また、メモリ回路 112 に対して出力する。また、メモリ回路 112 に対して出力する。また、メモリ回路 112 に対して出力する。また、メモリロ路 112 に対して出力する。また、メモリロ路 112 に対して出力する。

【0047】再び図1を参照して、AVデータ入出力制御回路10_i以外のデータ記録・再生装置1の各構成部分を説明する。記録・再生制御回路34は、制御バス20を介してAVデータ入出力制御回路10_i、同期・非同期変換回路24および記憶装置26との間で制御信号を送受信し、これらの構成部分の動作を制御する。

【0048】また、記録・再生制御回路34は、記憶装置26の記録領域を管理し、AVデータ入出力制御回路10,から記憶装置26に対する音声・映像データの記

録要求信号を受けた場合に、音声・映像データを記録する記憶装置26の記録領域を定め、AVデータ入出力制御回路10iに通知し、また、AVデータ入出力制御回路10iから記憶装置26に記録されている音声・映像データの再生が供給された場合には、再生する音声・映像データが記録されている記憶装置26の記録領域を検索し、見つけ出した記録領域をAVデータ入出力制御回路10iに通知する。

【0050】TCIF回路30は、外部機器2等の外部から入力され、音声・映像データの経過時間あるいは表示時間等を示し、外部機器2において音声と映像との同期をとるため等に用いられるタイムコードを受け入れ、タイムコードS30としてAVデータ入出力制御回路10、および同期・非同期変換回路24に供給する。

【0051】多重化 I F回路 32 は、外部機器 2 等の外部から入力され、A V データ入出力制御回路 $10_1 \sim 10_n$ 全てに対する同一の処理内容を示し、これらを一括して制御する一括制御信号を受け入れ、一括制御信号 S 32 として A V データ入出力制御回路 $10_1 \sim 10_n$ に供給する。

【0052】同期・非同期変換回路 24は、データバス 22上で基準同期信号 S28あるいはタイムコード S30に同期したデータ転送を行う場合に用いられ、データバス 22を介して AVデータ入出力制御回路 10 から、これらの信号に同期して入力された音声・映像データを非同期に記憶装置 26 に記録させ、記憶装置 26 が非同期に再生した音声・映像データを、これらの信号に同期してデータバス 22を介して AVデータ入出力制御回路 10 に対して出力する。

【0053】記憶装置 26は、制御バス 20を介した記録・再生制御回路 34の制御に従って、例えばハードディスクあるいは半導体メモリといった、実時間的なベースバンドの音声・映像データのデータレートでデータを記録・再生可能な記録媒体に、データバス 22 を力して 4 と 4 を

のように、記憶装置 2 6 に音声・映像データを記録・再生することができる。このような記憶装置 2 6 を有することにより、同一の素材データの任意の部分を、任意のタイミングで再生することが可能となる。

【0054】以下、データ記録・再生装置1の動作を説明する。図3は、記憶装置26に音声・映像データを記録する場合のデータ記録・再生装置1の各構成部分間の信号シーケンスを示す図である。なお、図3には、説明の簡略化のために、記憶装置26に空き記録領域がない場合等の例外処理を省略して示してある。図3に示すように、外部機器2からAVデータ入出力制御回路10iに対して、記録要求信号が制御信号S10aiとして出力される。

【0055】記録要求信号を受けたAVデータ入出力制御回路10,は、制御バス20を介して記録・再生制御回路34に記録要求信号を出力する。記録要求信号を受けた記録・再生制御回路34は、記憶装置26の空き記録領域を検索し、記録が要求された音声・映像データに割り当てた記録領域を示す領域割当信号を、AVデータ入出力制御回路10,および記憶装置26に出力する。

【0056】領域割当信号を受けた AVデータ入出力制御回路 10_i は、外部機器 2に対して記録許可信号を制御信号 $S10a_i$ として出力する。記録許可信号を受けた外部機器 2は、AVデータ入出力制御回路 10_i に対して記録命令信号を出力し、AVデータ入出力制御回路 10_i は、制御バス 20を介して受けた記録命令信号を記憶装置 26に対して出力する。

【0057】さらに、外部機器2は、記憶装置26に記録を要求する実時間的な音声・映像データS10b

」(図3において図示せず)をAVデータ入出力制御回路 10 に対して出力する。外部機器 2 が出力する音声・映像データ S 10 b は、AVデータ入出力制御回路 10 およびデータバス 2 2を介して記憶装置 2 6 に記録される。

【0058】記録・再生制御回路34が割り当てた記録領域全てに音声・映像データが記録されると、記憶装置26は制御バス20を介してAVデータ入出力制御回路10_iに記録完了通知信号を出力する。記録完了通知信号を受けたAVデータ入出力制御回路10_iは、外部機器2に記録完了通知信号を出力する。

【0059】図4は、記憶装置26に記録された音声・映像データを再生する場合のデータ記録・再生装置1の各構成部分間の信号シーケンスを示す図である。なお、図4には、説明の簡略化のために、記憶装置26に再生が要求された音声・映像データが記録されていない場合等の例外処理を省略して示してある。図4に示すように、外部機器2は、記憶装置26に記録されている音声・映像データを再生することを要求する再生要求信号を制御信号S10a_iとしてAVデータ入出力制御回路10_iに対して出力する。

【0060】再生要求信号を受けたAVデータ入出力制御回路10,は、記録・再生制御回路34に制御バス20を介して再生要求信号を出力する。再生要求信号を受けた記録・再生制御回路34は、再生が要求された音声・映像データが記録されている記憶装置26の領域を検索し、見つけ出した記録領域を示す領域通知信号を制御バス20を介してAVデータ入出力制御回路10,および記憶装置26に出力する。

【0061】領域通知信号を受けたAVデータ入出力制御回路10,は、再生許可信号を制御信号10a,として外部機器2に出力する。再生許可信号を受けた外部機器2は、再生命令信号を制御信号S10a,としでAVデータ入出力制御回路10,に出力し、再生命令信号を受けたAVデータ入出力制御回路10,は、再生命令信号を制御バス20を介して記憶装置26に出力する。

【0062】再生命令信号を受けた記憶装置26は、記録・再生制御回路34から受けた領域通知信号が示す記録領域から再生が要求された音声・映像データを再生してデータバス22を介してAVデータ入出力制御回路10,に出力する。AVデータ入出力制御回路10,は、記憶装置26から受けた音声・映像データを、実時間的な音声・映像データS10c,として外部機器2に出力する(図3において図示せず)。

【0063】記憶装置26は、記録・再生制御回路34から受けた領域通知信号が示す記録領域から音声・映像データの全てを再生し終えると、再生完了通知信号を制御バス20を介してAVデータ入出力制御回路10₁に出力する。再生完了通知信号を受けたAVデータ入出力制御回路10₁は、再生完了通知を制御バス20を介して記録・再生制御回路34に出力する。

【0064】再生完了通知信号を受けた記録・再生制御回路34は、制御バス20を介してAVデータ入出力制御回路10,に再生完了認識通知信号を出力する。再生完了認識通知を受けたAVデータ入出力制御回路10,は、外部機器2に再生処理完了通知信号を制御信号S10a,として出力する。

【0065】なお、外部機器 2等の外部から多重化 IF 回路 32を介して AV データ入出力制御回路 $10_1 \sim 10_n$ 全てに同一の制御信号(一括制御信号 S32)が入力される場合には、AV データ入出力制御回路 $10_1 \sim 10_n$ 全てが同じ記録または再生動作を行う。

【0066】また、同期信号 I F回路 2 8 または T C I F回路 3 0 から、基準同期信号 S 2 8 または タイムコード S 3 0 が入力され、記録・再生制御回路 3 4 が基準同期信号 S 2 8 または タイムコード S 3 0 に同期したデータ転送を行なうように A V データ入出力制御回路 $10_1 \sim 10_n$ および同期・非同期変換回路 2 4 を制御した場合、データバス 2 2 上の音声・映像データの転送は、これらの信号に同期して行われる。

【0067】 第2実施形態

以下、本発明の第2の実施形態を説明する。図5は、第2の実施形態における本発明に係るAVデータ入出力制御回路 40_i の構成を示す図である。図5に示すように、AVデータ入出力制御回路 40_i は、図2に示したAVデータ入出力制御回路 10_i のメモリ回路112と外部機器2との間に、圧縮符号化回路120および伸長復号回路122を付加した構成になっている。

【0068】 AVデータ入出力制御回路40,は、図1に示したデータ記録・再生装置1において、ベースバンドの非圧縮音声・映像データ10 b,,10 c ,を外部機器2 との間で入出力し、記憶装置2 6 に圧縮符号化した音声・映像データを記録・再生する場合に、AVデータ入出力制御回路10,の代わりに用いられる。

【0069】圧縮符号化回路120は、外部機器2から入力された非圧縮の実時間的な音声・映像データS10 b_i を、MPEG等の圧縮符号化方式で圧縮符号化し、メモリ回路112に対して出力する。伸長復号回路122 は、データバス IF114から入力された圧縮符号化された圧縮音声・映像データを伸長復号し、実時間的なベースバンドの非圧縮音声・映像データ $S10c_i$ として外部機器2に対して出力する。

【0070】以下、AVデータ入出力制御回路40,をAVデータ入出力制御回路10,の代わりに用いたデータ記録・再生装置1の動作を簡単に説明する。図3に示した信号シーケンスにより、外部機器2から圧縮符号化回路120に入力された実時間的な非圧縮音声・映像データは、圧縮符号化回路120により圧縮符号化され、メモリ回路112およびデータバスIF114を介して記憶装置26に対して出力され、記憶装置26により所定の記録媒体に記録される。

【0071】また、図4に示した信号シーケンスにより、記憶装置26から再生された圧縮音声・映像データは、データバスIF114およびメモリ回路112を介して伸長復号回路122に入力され、伸長復号され、実時間的な音声・映像データとして外部機器2に出力される。

【0072】圧縮符号化回路 120 および伸長復号回路 122 を A V データ入出力制御回路 40_i に設けることにより、ベースバンドの音声・映像データとして入力される音声・映像データ S 10 0 0 を 圧縮符号化して記憶装置 26 に記録することができ、また、記憶装置 26 が再生した圧縮音声・映像データをベースバンドの音声・映像データ S 10 0 0 0 として外部機器 0 2に出力することができる。

【0073】なお、圧縮符号化回路120および伸長復号回路122を、音声データまたは映像データのいずれかを取り扱うように構成してもよい。また、制御バス20における同期データ転送が不要な場合は、同期・非同期変換回路24を削除し、あるいは、同期・非同期変換回路24の動作を止めてもよい。

【0074】第3実施形態

以下、本発明の第3の実施の形態を説明する。第1の実施形態に示したデータ記録・再生装置1のAVデータ入出力制御回路10iは、実時間的な音声・映像データを入出力することを目的としている。しかしながら、データ記録・再生装置1においては、実時間的な音声・映像データの入出力のみが可能であるため、データ記録・再生装置1と外部機器2との間の高速な音声・映像データ、例えば倍速再生下音声・映像データの転送ができず、音声・映像データの転送に時間がかかり、外部機器2における編集作業の効率が低下してしまう。また、第2の実施形態に示したAVデータ入出力制御回路40iを用いた場合、圧縮・伸長処理により音声・映像データの劣化が生じてしまう。

【0075】第3の実施形態に示すデータ記録・再生装置3は、かかる問題点を解決するためになされたものであり、データ記録・再生装置1に、非実時間的な音声・映像データを入出力するAVデータ入出力制御回路50を付加した構成をとる。図6は、第3の実施形態における本発明に係るデータ記録・再生装置3の構成を示す図である。なお、図6に示したデータ記録・再生装置3の構成部分の内、図1に示したデータ記録・再生装置1と同一の構成部分には、同一符号を付してある。

【0076】図6に示すように、データ記録・再生装置 3は、第1の実施形態および第2の実施形態に示したデータ記録・再生装置 1と同じ構成部分として、n個の実時間的な音声・映像データ用のA V データ入出力制御回路 $10_1 \sim 10_n$ 、記録・再生制御回路 3 4、同期・非同期変換回路 2 4、記憶装置 2 6、同期信号 1 F 回路 2 8、1 C 1 F 回路 3 O および多重化 1 F 回路 3 C 3 で第4 での実施形態に示したデータ記録・再生装置 4 とび第4 の実施形態に示したデータ記録・再生装置 4 となる構成部分として、4 V データ入出力制御回路 5 のを有する。

【0077】データ記録・再生装置3において、AVデータ入出力制御回路50は、例えば、VTR装置から2倍速、3倍速再生等の倍速再生をして得られる通常の実時間的な音声・映像データと異なるデータレートの音声・映像データ(非実時間的な音声・映像データ)を外部機器2との間で入出力するために用いられる。なお、AVデータ入出力制御回路50は、AVデータ入出力制御回路 $10_1 \sim 10_n$ と同様に、同期・非同期変換回路24とデータバス22を介して相互に接続される。また、AVデータ入出力制御回路50は、記録・再生制御回路34および記憶装置26と、制御バス20を介して相互に接続される。

【0078】また、AVデータ入出力制御回路50には、AVデータ入出力制御回路 10_1 ~ 10_n と同様に、外部機器2から必要に応じて、同期信号IF回路28を介して基準同期信号S28が入力される。また、A

【0079】このように、データ記録・再生装置3においては、外部から入力される基準同期信号およびタイムコード等に同期したデータバス22上の音声・映像データの転送が可能である。また、データ記録・再生装置3は、AVデータ入出力制御回路 $10_1 \sim 10_n$ を介した実時間的な音声・映像データの入出力を外部機器2との間で行うことができる他、AVデータ入出力制御回路50を介した非実時間的な音声・映像データの入出力を外部機器2との間で行うことができる。

【0081】メモリ回路500は、データ記録・再生装置112(図2)と同様に、マイクロプロセッサ102の制御に従って、外部機器2から入力される音声・映像データS50bをバッファリングし、データバスIF114を介して記憶装置26(同期・非同期変換回路24)に対して出力する。また、メモリ回路500は、データバスIF114を介して記憶装置26から入力される音声・映像データをバッファリングし、音声・映像データS50cとして外部機器2に対して出力する。

【0082】ただし、AVデータ入出力制御回路500は、AVデータ入出力制御回路 10_1 が入出力する実時間的な音声・映像データよりもデータレートが高い非実時間的な音声・映像データを入出力するため、メモリ回路500は、図2に示したAVデータ入出力制御回路 $10_1\sim 10_n$ のメモリ回路112に比べて記憶容量が大きい。

【0083】以下、データ記録・再生装置3の動作を説明する。図8は、図6に示した記憶装置26に非実時間的なベースバンドの音声・映像データを記録する場合のデータ記録・再生装置3の各構成部分間の信号シーケンスを示す図である。なお、図8には、説明の簡略化のために、記憶装置26に空き記録領域がない場合等の例外処理を省略して示してある。図8に示すように、外部機

器2からAVデータ入出力制御回路50に対して、記録 速度要求信号が制御信号S50aとして出力される。外 部機器2は、この記録速度要求信号により、データ記録 ・再生装置3に記録させようとする非実時間的な音声・ 映像データのデータレートを通知する。

【0084】AVデータ入出力制御回路50は、外部機器2に対して、通知を受けたデータレートで記録が可能である旨を通知する記録速度承認信号を制御信号S50aとして出力する。記録速度承認信号を受信した外部機器2は、AVデータ入出力制御回路50に対して、記録要求信号を出力する。記録要求信号を受けたAVデータ入出力制御回路34に記録要求信号を出力する。記録要求信号を受けた記録・再生制御回路34は、記憶装置26の空き記録領域を検索し、記録が要求された音声・映像データに割り当てた記録領域を示す領域割当信号を、AVデータ入出力制御回路50および記憶装置26に出力する。

【0085】領域割当信号を受けたAVデータ入出力制御回路50は、外部機器2に対して記録許可信号を出力する。記録許可信号を受けた外部機器2は、AVデータ入出力制御回路50に対して記録命令信号を出力し、AVデータ入出力制御回路50は、制御バス20を介して受けた記録命令信号を記憶装置26に対して出力する。【0086】さらに、外部機器2は、記憶装置26に記録を要求する非実時間的なベースバンドの音声・映像データS50b(図8において図示せず)をAVデータ入出力制御回路50に対して出力する。外部機器2が出力する音声・映像データS50bは、AVデータ入出力制御回路50およびデータバス22を介して記憶装置26に記録される。

【0087】記録・再生制御回路34が割り当てた記録領域全でに音声・映像データが記録されると、記憶装置26は制御バス20を介してAVデータ入出力制御回路50に記録完了通知信号を出力する。記録完了通知信号を受けたAVデータ入出力制御回路50は、外部機器2に記録完了通知信号を出力する。以上説明したように、データ記録・再生装置3においても、データ記録・再生装置1の記録時の信号シーケンス(図3)に記録速度要求信号および記録速度承認信号を前置するだけで、非実時間的な音声・映像データを記憶装置26に記録することができる。

【0088】図9は、図6に示した記憶装置26に記録された非実時間的なベースバンドの音声・映像データを再生する場合のデータ記録・再生装置3の各構成部分間の信号シーケンスを示す図である。なお、図9には、説明の簡略化のために、記憶装置26に再生が要求された音声・映像データが記録されていない場合等の例外処理を省略して示してある。図9に示すように、外部機器2は、再生させようとする音声・映像データのデータレー

トをデータ記録・再生装置3に通知する再生速度要求信号をAVデータ入出力制御回路50に対して出力する。AVデータ入出力制御回路50は、通知を受けたデータレートで再生が可能である旨を通知する再生速度承認信号を制御信号S50aとして出力する。この再生速度承認信号を受けた外部機器2は、AVデータ入出力制御回路50に対して再生要求信号を出力する。

【0089】再生要求信号を受けたAVデータ入出力制御回路50は、記録・再生制御回路34に制御バス20を介して再生要求信号を出力する。再生要求信号を受けた記録・再生制御回路34は、再生が要求された音声・映像データが記録されている記憶装置26の領域を検索し、見つけ出した記録領域を示す領域通知信号を制御バス20を介してAVデータ入出力制御回路50および記憶装置26に出力する。

【0090】領域通知信号を受けたAVデータ入出力制御回路50は、再生許可信号を制御信号S50aとして外部機器2に出力する。再生許可信号を受けた外部機器2は、再生命令信号を制御信号S50aとしてAVデータ入出力制御回路50に出力し、再生命令信号を受けたAVデータ入出力制御回路50は、再生命令信号を制御バス20を介して記憶装置26に出力する。

【0091】再生命令信号を受けた記憶装置26は、記録・再生制御回路34から受けた領域通知信号が示す記録領域から再生が要求された音声・映像データを再生してデータバス22を介してAVデータ入出力制御回路50は、記憶装置26から受けた音声・映像データを、非実時間的な音声・映像データS50cとして外部機器2に出力する(図8において図示せず)。

【0092】記憶装置26は、記録・再生制御回路34から受けた領域通知信号が示す記録領域から音声・映像データの全てを再生し終えると、再生完了通知信号を制御バス20を介してAVデータ入出力制御回路50に出力する。再生完了通知信号を受けたAVデータ入出力制御回路50は、再生完了通知を制御バス20を介して記録・再生制御回路34に出力する。

【0093】再生完了通知信号を受けた記録・再生制御回路34は、制御バス20を介してAVデータ入出力制御回路50に再生完了認識通知信号を出力する。再生完了認識通知を受けたAVデータ入出力制御回路50は、外部機器2に再生処理完了通知信号を制御信号S50aとして出力する。以上説明したように、データ記録・再生装置3においても、データ記録・再生装置1の再生時の信号シーケンス(図4)に再生速度要求信号および再生速度承認信号を前置するだけで、非実時間的な音声・映像データを記憶装置26から再生することができる。

【0094】なお、外部機器 2等の外部から多重化 IF 回路 32を介して 4 V データ入出力制御回路 $10_1 \sim 10_2$ および 4 V データ入出力制御回路 50 の全てに同一

の制御信号(一括制御信号S32)が入力される場合には、AVデータ入出力制御回路 $10_1 \sim 10_n$ およびAVデータ入出力制御回路50は、同じ記録または再生動作を行う。

【0096】以上説明したように、第3の実施形態に示したデータ記録・再生装置3によれば、実時間的な音声・映像データよりもデータレートが高い非実時間的な音声・映像データの入出力が可能となり、外部機器2との音声・映像データの転送に要する時間が短縮され、外部機器2における編集作業の効率が向上する。また、AVデータ入出力制御回路50を用いた場合、非圧縮音声・映像データを高速転送可能であるため、第2の実施形態に示したAVデータ入出力制御回路40」を用いる場合と異なり、音声・映像データの劣化が生じない。

【0097】なお、AVデータ入出力制御回路50に、 高速化した圧縮符号化回路120および伸長復号回路1 22をさらに加えることにより、AVデータ入出力制御 回路50を、圧縮符号化した音声・映像データを入出力 可能なように変形することができる。また、データ記録 ・再生装置3が複数のAVデータ入出力制御回路50を 有するように構成してもよい。また、第3の実施形態に 示したデータ記録・再生装置3に対しても、第1の実施 形態および第2の実施形態に示したものと同様の変形が 可能である。

【0098】第4実施形態

録・再生装置3のAVデータ入出力制御回路50は、例えば実時間的なデータレートよりも高い非実時間的なデータレートよりも高い非実時間的なデータレートで音声・映像データを伝送する高速伝送装置(図示せず)に接続され、高速伝送装置との間で制御信号S50aおよび音声・映像データS50b, S50cを送受信する。

【0099】外部機器 2_1 , 2_2 は、例えば、音声・映像データを編集処理する編集装置であって、外部機器 2_1 は、データ記録・再生装置3のA V データ入出力制御回路 $10_1 \sim 10_3$ との間で、3本の制御信号 510_2 10 10_3 200日で、 10_4 200日で

【0100】以上述べたように構成したデータ記録・再生システム4においては、外部機器 2_1 , 2_2 は、それぞれ編集の対象となる音声・映像データ(素材データ)の供給をデータ記録・再生装置3から受けることができ、また、編集処理の結果として得られた音声・映像データをデータ記録・再生装置3に記録させることができる。

【0101】データ記録・再生システム4に示した構成を採ることにより、データ記録・再生装置3は、2台の外部機器 2_1 , 2_2 の要求に応じて音声・映像データを記録・再生することができる。また、データ記録・再生システム4は、高速伝送装置から受信した音声・映像データを記録し、記録した音声・映像データを再生してデータ記録・再生システム4に対して供給することが可能である。

【0102】また、AVデータ入出力制御回路 $10_1 \sim 10_6$ を介して外部機器 2_1 , 2_2 から入力された音声・映像データをデータバス22を介してデータ記録・再生システム4から高速伝送装置に対して供給し、あるいは、高速伝送装置から供給された音声・映像データを外部機器 2_1 , 2_2 に対して出力することが可能である。【0103】従って、第4の実施形態に示したデータ記録・再生システム4によれば、複数の外部機器2による音声・映像データの記録・再生要求に応えることができ、しかも、非実時間的な音声・映像データ入力550 bを高速伝送装置の要求に応じて送受信することが可能になる。

【0104】また、第4の実施形態に示したデータ記録・再生システム4によれば、外部機器 2_1 , 2_2 が使用する素材データを、予め高速伝送装置から受信してデータ記録・再生装置3に用意することができ、編集作業の

能率が向上する。なお、第4の実施形態に示したデータ 記録・再生システム4の各構成部分に対しては、第1の 実施形態〜第3の実施形態に示した変形が可能である。 【0105】第5実施形態

以下、本発明に係るデータ記録・再生装置3の第2の用途として、本発明の第5の実施形態を説明する。複数の外部機器2をそれぞれ、第1の実施形態および第2の実施形態に示した複数のデータ記録・再生装置1に接続し、複数の外部機器2が複数のデータ記録・再生装置1に対して音声・映像データを記録したいという要求がある。このような要求を満たすために、複数の外部機器2それぞれを複数のデータ記録・再生装置1に接続すると、複数の外部機器2それぞれが、複数のデータ記録・再生装置1それぞれのAVデータ入出力制御回路10iを占有することになる。

【0106】従って、例えば、それぞれn個のA Vデータ入出力制御回路 $10_1 \sim 10_n$ を有する 2 台のデータ記録・再生装置 1_1 , 1_2 に複数の外部機器 2 を単純に接続すると、 2 台のデータ記録・再生装置 1_1 , 1_2 が接続可能な外部機器 2 の数は n 台以下になる。第 5 の実施形態に示すデータ記録・再生システム 5 は、かかる問題点を解決するためになされたものである。つまり、データ記録・再生システム 5 は、データ記録・再生装置 1 (図 1)の代わりにデータ記録・再生装置 3 (図 6)を使用し、外部機器 2 による複数のデータ記録・再生装置に対する音声・映像データを記録・再生可能とし、しかも、できる限り多数の外部機器 2 を複数のデータ記録・再生装置に接続することを目的とする。

【0107】図11は、第5の実施形態におけるデータ記録・再生システム6の構成を示す図である。図11に示すように、データ記録・再生システム5は、2台のデータ記録・再生装置 3_1 , 3_2 および4台の外部機器 2_1 $\sim 2_4$ により構成される。データ記録・再生システム5において、データ記録・再生装置 3_1 , 3_2 は、例えば、6個の4Vデータ入出力制御回路 10_1 $\sim 10_1$ (10_1 $\sim 10_2$) と 10_2 (10_3 $\sim 10_3$) と 10_4 (10_4 $\sim 10_4$) と 10_5 (10_5 $\sim 10_5$) に

【0108】データ記録・再生装置3,のAVデータ入

出力制御回路 50(図 6 , 図 7)は、高速伝送装置からの非実時間的な音声・映像データ 850 6 力 を受け、音声・映像データ 850 6 九 を受け、音声・映像データ 850 6 九 をデータ記録・再生装置 850 6 九 をデータ入出力制御回路 850 6 九 の 850 850 95

【 O 1 1 O 】データ記録・再生装置 3 ₂ の A V データ入 出力制御回路50は、高速伝送装置からの非実時間的な 音声・映像データS50b₂を受け、データ記録・再生 装置3₁ のAVデータ入出力制御回路50から音声・映 像データS5OC₁ を受ける。また、データ記録・再生 装置3₂ のAVデータ入出力制御回路10₁ ~10 $_6$ は、それぞれ外部機器 $_2$ 3 , $_4$ 2 との間で制御信号 $_8$ 10a₁~S10a₆ を送受信し、外部機器2₃, 2₄ から音声・映像データ $S10b_3$, $S10b_6$ を受け入 れ、外部機器2₃, 2₄ に対して音声・映像データS1 $0c_1$, $S10c_2$, $S10c_4$, $S10c_5$ を出力す る。また、データ記録・再生装置3₁ , 3₂ のAVデー タ入出力制御回路50は、それぞれ、第4の実施形態に おいて示した高速伝送装置からの音声・映像データS5 $0b_1$, $50b_2$ を受信する。外部機器 $2_1 \sim 2_4$ は、 例えば、音声・映像データを編集処理する編集装置であ

【0111】データ記録・再生システム5において、データ記録・再生装置 3_2 は、データ記録・再生装置 3_1 に記録されている音声・映像データを音声・映像データを音声・映像データ $S50c_1$ として受けることができる。従って、外部機器 $2_1\sim 2_4$ の内、データ記録・再生装置 3_2 に接続された外部機器 2_3 , 2_4 は、データ記録・再生装置 3_1 , 3_2 のいずれに記録された音声・映像データも編集処理の対象とすることができ、編集の結果として得られた音声・映像データをデータ記録・再生装置 3_2 に記録することができる。また、外部機器 2_1 以外の外部機器 $2_2\sim 2_4$ はそれぞれ、データ記録・再生装置 3_1 , 3_2 から 2 つの素材データを受け、編集作業をすることができる。

【0112】第5の実施形態において示したデータ記録・再生システム5の構成とすれば、データ記録・再生装置 3_1 は、4台の外部機器 2_1 $\sim 2_4$ の要求に応えながら、実時間的な音声・映像データS10 b_1 を、外部機器 2_1 $\sim 2_4$ 以外からの制御信号S10 a_1 に従って受け、さらに、制御信号S10 a_1 に従ってデータ記録・再生装置 3_1 , 3_2 の間で受けた音声・映像データの複写を行うことができる。従って、データ記録・再生装置 3_1 , 3_2 は、全体として外部機器 2_1 $\sim 2_4$ 以外からの制御信号10 a_1 に従って、外部機器 2_1 $\sim 2_4$ それぞれに対して音声・映像データS10 b_1 を供給することができる。

【0113】なお、例えば、音声・映像データを時分割多重化した音声・映像データ $S50b_1$, $S50b_2$ をデータ記録・再生装置 3_1 , 3_2 にそれぞれ入力し、データ記録・再生装置 3_1 , 3_2 を、あたかも時分割交換機であるかのように利用し、外部機器 $2_1 \sim 2_4$ に対す

る音声・映像データの供給の柔軟性を増すことが可能である。第5の実施形態に示したデータ記録・再生システム5の各構成部分に対しては、例えば、第1の実施形態 〜第3の実施形態に示した変形が可能である。

[0114]

【発明の効果】以上述べたように、本発明に係る音声・映像データ記録・再生装置および音声・映像データ記録・再生システムによれば、テレビジョン放送局の放送システムにおいて、テレビジョン放送局それぞれの業務規模、あるいは、同一のテレビジョン放送局における放送システムを適用する業務の種類に対応して、音声・映像データ用サーバーシステムの規模および機能を変更することができる。従って、本発明に係る音声・映像データ記録・再生装置および音声・映像データ記録・再生システムは、機能および構成の変更が容易で拡張性が高く、低コストである。

【0115】また、本発明に係る音声・映像データ記録・再生装置および音声・映像データ記録・再生システムによれば、通常、テレビジョン放送局内の放送システムにおいて、音声・映像データが基準同期信号あるいはタイムコードに厳密に同期して伝送および送出されること、および、既存の放送機器との接続の容易性を考慮し、外部から入力される基準同期信号等に従属同期して音声・映像データを取り扱うことができる。

【0116】また、本発明に係る音声・映像データ記録・再生装置および音声・映像データ記録・再生システムによれば、取り扱う音声・映像データにシステム遅延時間を生じる部分を極力、削減してシステム遅延時間を減らし、また、外部の制御装置に制御されて動作する場合に、外部の制御装置からの制御命令が処理実行部分に直接的に供給されるようにして、外部の制御装置からの制御に対して素早く対応できる。

【0117】また、本発明に係る音声・映像データ記録・再生装置および音声・映像データ記録・再生システムによれば、放送システム全体で用いられる基準同期信号に同期して音声・映像データを伝送することができ、同期/非同期変換処理を要する構成部分を少なくすることができる。また、本発明に係る音声・映像データ記録・再生装置および音声・映像データ記録・再生システムによれば、ベースバンドディジタル音声・映像データの転送および交換が可能である。

【0118】また、本発明に係る音声・映像データ記録・再生装置および音声・映像データ記録・再生システムは、従来の実時間的な映像音声データの記録・再生に加え、非実時間的な音声・映像データを記録・再生するこ

とが可能であり、音声・映像データの伝送時間を短縮することができ、例えば、編集作業時間に制限があるニュース映像の編集に好適である。

【図面の簡単な説明】

【図1】第1の実施形態における本発明に係るデータ記録・再生装置の構成を示す図である。

【図2】第1のAVデータ入出力回路の構成を示す図である。

【図3】図1に示した記憶装置に、音声・映像データを記録する場合のデータ記録・再生装置の各構成部分間の信号シーケンスを示す図である。

【図4】記憶装置に記録された音声・映像データを再生する場合のデータ記録・再生装置の各構成部分間の信号シーケンスを示す図である。

【図5】第2の実施形態における本発明に係るAVデータ入出力制御回路の構成を示す図である。

【図6】第3の実施形態における本発明に係るデータ記録・再生装置の構成を示す図である。

【図7】第3の実施形態に示す非実時間的なベースバンドの非圧縮音声・映像データ用のAVデータ入出力制御回路の構成を示す図である。

【図8】図6に示した記憶装置に非実時間的なベースバンドの音声・映像データを記録する場合のデータ記録・再生装置の各構成部分間の信号シーケンスを示す図である。

【図9】図6に示した記憶装置に記録された非実時間的なベースバンドの音声・映像データを再生する場合のデータ記録・再生装置の各構成部分間の信号シーケンスを示す図である。

【図10】第4の実施形態におけるデータ記録・再生システムの構成を示す図である。

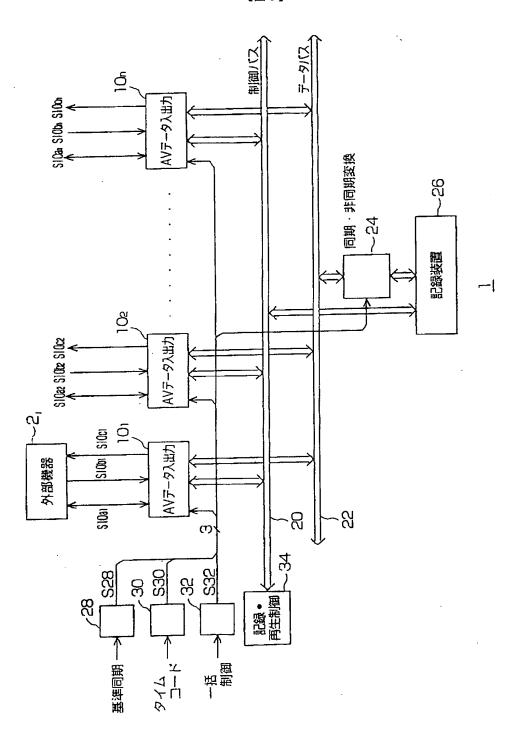
【図11】第5の実施形態におけるデータ記録・再生システムの構成を示す図である。

【図12】従来の音声・映像データ用のサーバシステム の構成例を示す図である。

【符号の説明】

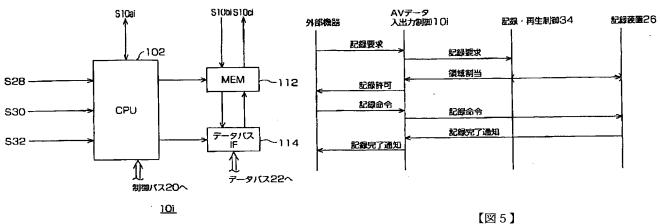
1,3,3₁,3₂ …データ記録・再生装置、2,2₁ ~2₄ …外部機器、4,5 …データ記録・再生システム、 10_1 ~ 10_n , 10_i ,50 … A V データ入出力制御回路、102 …マイクロプロセッサ、112,50 0 …メモリ回路、114 …データバス IF、120 … E 縮符号化回路、122 …伸長復号回路、24 …同期・非同期変換回路、26 …記憶装置、28 …同期信号 IF 回路、30 … T C IF 回路、32 …多重化 IF 回路、34 …記録・再生制御回路、2 …外部機器

【図1】

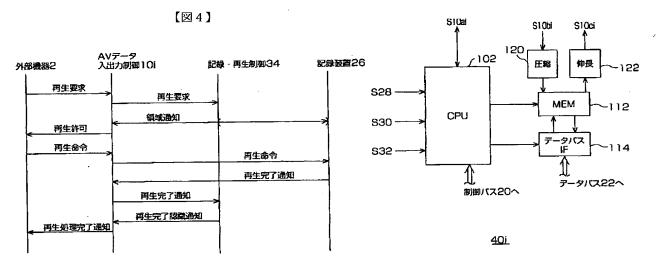


【図2】

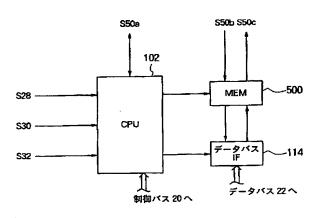
【図3】



KØ 3

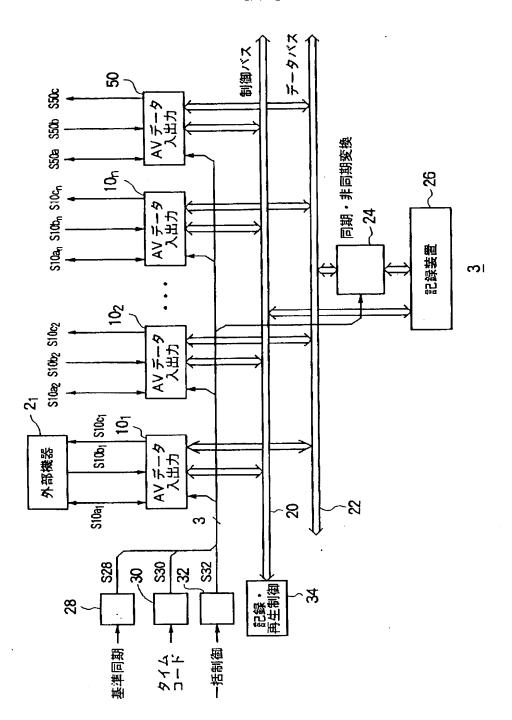


【図7】

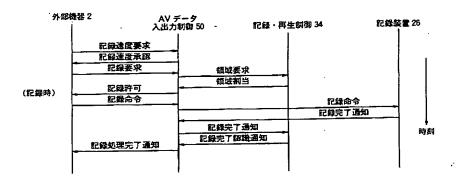


<u>50</u>

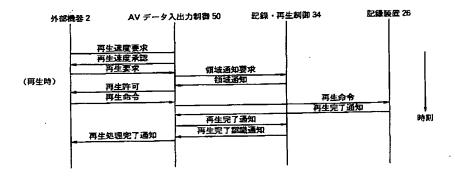
【図6】



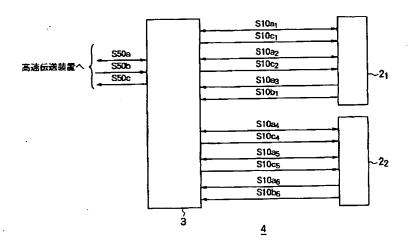
【図8】



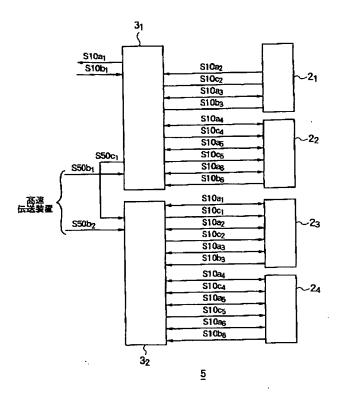
【図9】



【図10】



【図11】



【図12】

